

lits début et fin

pour

```

S3BE24A:LEA  U3F713,A0
          BSR  S3BE10
          MOVE.L D0,D2
          LEA  U3F71A,A0
          BSR  S3BE10
          MOVE.L D0,D3
          SUB.L D2,D3
          RTS

```

début >

fin >

→ erreur bloc

WC
S3DF86 comparer
 changer fichier IMG

idem et vérifie que début < fin

```

S3BE24:BSR  S3BE24A
          BLE  RER3
          RTS

```

→ erreur bloc

S3E204 écrire fichier IMG
W3E802 copie
W3E869 fill