

demande une ligne (pour RUN... DEBUG...)

```

RRLIGNE: LEA GEV96, A0
ZF3F9: BSR XN15
        [ZF3FA]
        ↙
        ↘
        } BSR ZF3FA
        } BRA PASFAIT ⊗
GEV96: D.B "ligne de départ >", 0
  
```

demande size adresse demande size

```

RSZAD: LEA GEV97, A0
        BSR XN15
        LEA GEV98, A5
        LEA IF3FB, A3
        BRA X3D
        ↙
        ↘
        } BSR X4B
        } CMP.L (A6), A3
        } BEQ
        } RTS
        } BRA PASFAIT ⊗
        ← pour [fill]
  
```

```

GEV97: D.B "[.size (B/W/L)] adresse", 0
GEV98: D.B "adresse >", 0
GEV98: D.W 2
  
```

- D.W gev98b-\*
- D.W 12
- D.W gev98l-\*
- D.W 23
- D.W gev98w-\*
- D.W 0

```

GEV99B: D.B ".B", 0
—— L: D.B ".L", 0
—— W: D.B ".W", 0
  
```