

WEXCEND: CMP.L #2, A5
 PNE PEZ3

cas terminaison d'une instruction dans la pile exécution

WEXCEND: ADDQ #2, A5
 MOVE.L (A5)+, D0 instruction suivante
 MOVE.L (A5)+, A0

⊗ Y1: LEA TMEXC, A1
 CMP.L (A1)+, A0 tmexc
 BCS ERRFAT
 CMP.L (A1), A0 tmexc
 BCC ERRFAT
 MOVE.L A0, (A1) remet l'ancien tmexc
 RTS