

Anticontra de MA28 (print) pour debug



(ex eoddy virchaine en base)

crée chaîne @ print/a/ et xqt

```
GEB74: LEA GEB75, A2
      MOVEQ #9, D3
```

→ 0, "print/a/"

```
GEB75: BSR MG76      peekc(a2, d3) mis dans la pile
```

```
      MOVE.L AS, D3
```

```
GEB76: BSR YPERCZ1   peekz(d3) dans la pile
```

```
BSR YXQT1 BSR XICHA
          BSR LB95A
          BSR GEB76
```

concaténation remplace les 2 précédents
 → chain a A0 de la D3
 → met chaîne de pile avec exécution @

A9C

```
      BSR WINSTR     exécute print/a/
```

```
      BRA DEPILE     ôte la, xqt A0696
```

```
YXQT1: BSR XICHA
YXQT2: BSR LB95A
      BRA GEB76
```

concatène P1 et P0
 chaîne A0 de la D0
 → met chaîne dans pile avec et exécute

← ⊗