

2) entrée } var_{A0} = φ
 } de littéral x

sortie D3.L = { 0 si φ ne contient pas x
 -1 si φ contient x

EQ
NE
détruit D0-D6
 A0-A3
D1 D6
A0 A1

~~XMEMBER: MOVE D2, D0~~
XMEMBER: MOVE (A0)+, D6

BNE GF44

GF40: BSR XDEG
 MOVEQ #5, D3
 TST D5
 BNE GF42
GF41: MOVEQ #0, D3
GF42: RTS

GF40: MOVE (A0)+, D1
 BRA GF402
GF401: CMP (A0)+, D2
 BEQ GF42
GF402: DBRA D1, GF401
GF41: MOVEQ #0, D3
 RTS
GF42: MOVEQ #-1, D3
 RTS

upitz
KR83

GF44: BSR SLNG01
 ADD D1, A0

GF45: SUBQ #1, D6
 BEQ GF41 → fin

MOVE.L (A0)+, D1
LEA (A0, D1.L), A1
BSR GF40
BNE GF42
MOVE.L A1, A0
BRA GF45